

E-posta: vtavas@ticaret.edu.tr

Web: <https://avesis.ticaret.edu.tr/vtavas>

Posta Adresi: Küçükyağ E5 Kavşağı İnönü Cad. No: 4, Küçükyağ 34840 / İstanbul

Uluslararası Araştırmacı ID'leri

ScholarID: Tjm9MwUAAAAJ

ORCID: 0000-0003-2945-9846

Publons / Web Of Science ResearcherID: AEK-8209-2022

Yoksis Araştırmacı ID: 29393

Biyografi

1999 yılında İTÜ Elektrik-Elektronik Fakültesi, Elektronik ve Haberleşme Mühendisliği Bölümünden mezun oldu. 2002 yılında İTÜ Fen Bilimleri Enstitüsü, Elektronik ve Haberleşme Mühendisliği Yüksek Lisans Programından mezun oldu. 2011 yılında İTÜ Fen Bilimleri Enstitüsü, Elektronik Mühendisliği Doktora Programından mezun oldu.

Eğitim Bilgileri

- I. Doktora, İstanbul Teknik Üniversitesi, Elektrik-Elektronik Fakültesi, Elektronik Mühendisliği Bölümü, Türkiye 2002 - 2011
- II. Yüksek Lisans, İstanbul Teknik Üniversitesi, Elektrik-Elektronik Fakültesi, Elektronik Ve Haberleşme Mühendisliği Bölümü, Türkiye 1999 - 2002
- III. Lisans, İstanbul Teknik Üniversitesi, Elektrik-Elektronik, Elektronik Ve Haberleşme Mühendisliği, Türkiye 1995 - 1999

Yabancı Diller

- I. İngilizce, C1 İleri

Yaptığı Tezler

- I. Doktora, Tümlleştirilmeye Uygun Rastgele Sayı Üreteçleri, İstanbul Teknik Üniversitesi, Elektrik-Elektronik Fakültesi, Elektronik Mühendisliği Bölümü, 2011
- II. Yüksek Lisans, OFDM alıcı tasarımı, İstanbul Teknik Üniversitesi, Elektrik-Elektronik Fakültesi, Elektronik Ve Haberleşme Mühendisliği Bölümü, 2002

Araştırma Alanları

Baskı Devreler, İnce Film, Kalın Film ve Hibrid Tümlleşik Devreler, Devre Kuramı, Elektronik Devreler

Akademik Unvanlar / Görevler

- I. Dr. Öğr. Üyesi, İstanbul Ticaret Üniversitesi, Mühendislik Fakültesi, Elektrik-Elektronik Mühendisliği Bölümü, 2011 - Devam Ediyor
- II. Araştırma Görevlisi, İstanbul Teknik Üniversitesi, Elektronik Ve Haberleşme Mühendisliği Bölümü, 1999 - 2011

Akademik İdari Deneyim

- I. Dekan Yardımcısı, İstanbul Ticaret Üniversitesi, Mühendislik Fakültesi, 2012 - 2016

Verdiği Dersler

- I. Sistem Teorisi, Yüksek Lisans, 2023 - 2024
- II. Electronic Circuits Laboratory 2, Lisans, 2023 - 2024
- III. Design Project, Lisans, 2023 - 2024
- IV. Electronic Circuits 2, Lisans, 2023 - 2024
- V. Electronic Circuits, Lisans, 2023 - 2024
- VI. Numeric Analysis, Lisans, 2023 - 2024
- VII. Graduation Project, Lisans, 2022 - 2023, 2021 - 2022, 2015 - 2016
- VIII. Hardware Description Languages, Lisans, 2022 - 2023, 2021 - 2022, 2020 - 2021
- IX. Numeric Analysis, Lisans, 2022 - 2023, 2021 - 2022, 2020 - 2021
- X. Electronic Circuits 2 Laboratory, Lisans, 2022 - 2023, 2021 - 2022
- XI. Electronic Circuits 2, Lisans, 2022 - 2023, 2021 - 2022, 2020 - 2021, 2015 - 2016, 2014 - 2015
- XII. Sistem Teorisi, Yüksek Lisans, 2022 - 2023, 2021 - 2022
- XIII. Design Project, Lisans, 2022 - 2023, 2021 - 2022, 2015 - 2016
- XIV. Electronic Circuits, Lisans, 2022 - 2023, 2021 - 2022, 2015 - 2016, 2014 - 2015, 2013 - 2014
- XV. FPGA Based Design and Applications, Yüksek Lisans, 2022 - 2023
- XVI. Circuit Analysis, Lisans, 2021 - 2022
- XVII. Electronic Circuits 1, Lisans, 2021 - 2022, 2014 - 2015, 2013 - 2014
- XVIII. Electronic Circuits 1 Laboratory, Lisans, 2021 - 2022
- XIX. Active Filter Design, Lisans, 2020 - 2021
- XX. Sayısal Çözümleme, Lisans, 2020 - 2021, 2011 - 2012
- XXI. Circuit Theory, Lisans, 2020 - 2021, 2015 - 2016, 2014 - 2015, 2013 - 2014
- XXII. Analog Electronics Laboratory, Lisans, 2015 - 2016
- XXIII. Kaotik Sistemler, Doktora, 2014 - 2015
- XXIV. Lineer Olmayan Sistemler ve Kaos, Yüksek Lisans, 2014 - 2015
- XXV. Sinyaller ve Sistemler, Lisans, 2013 - 2014, 2012 - 2013, 2011 - 2012
- XXVI. Otomatik Kontrol, Lisans, 2013 - 2014, 2012 - 2013, 2011 - 2012
- XXVII. Introduction to Electrical Engineering, Lisans, 2012 - 2013

Yönetilen Tezler

- I. Tavas V., Tipik bir güneş panelinde verimin iyileştirilmesi için yeni yaklaşımlar, Yüksek Lisans, B.KARADUMAN(Öğrenci), 2023
- II. VEDAT T., VERİLOG İLE TAUSWORTHE DENKLEMİNE DAYANAN YENİ BİR RASTGELE SAYI ÜRETECİ TASARIMI, Yüksek Lisans, M.HASANBAYLI(Öğrenci), 2021
- III. VEDAT T., NB-IoT ve lora haberleşme teknolojilerinin karşılaştırmalı performans analizi, Yüksek Lisans, S.YASİNTİMUR(Öğrenci), 2021

SCI, SSCI ve AHCI İndekslerine Giren Dergilerde Yayınlanan Makaleler

- I. **An ADC based random bit generator based on a double scroll chaotic circuit**
Tavas V., Demirkol A. S., Özoğuz İ. S., Zeki A., Toker A.
Journal of Circuits, Systems and Computers, cilt.19, sa.7, ss.1621-1639, 2010 (SCI-Expanded)
- II. **Integrated cross-coupled chaos oscillator applied to random number generation**
Tavas V., Demirkol A., Özoğuz İ. S., Zeki A., Toker A.
IET Circuits, Devices and Systems, cilt.3, sa.1, ss.1-11, 2009 (SCI-Expanded)

Diğer Dergilerde Yayınlanan Makaleler

- I. **NB-IOT VE LORA HABERLEŞME TEKNOLOJİLERİNİN KARŞILAŞTIRMALI PERFORMANS ANALİZİ**
YASİNTİMUR S., TAVAS V.
İstanbul Ticaret Üniversitesi Fen Bilimleri Dergisi, cilt.20, sa.40, ss.297-313, 2021 (Hakemli Dergi)
- II. **VERİLOG İLE TAUSWORTHE DENKLEMİNE DAYANAN YENİ BİR RASTGELE SAYI ÜRETECİ TASARIMI**
HASANBAYLI M., TAVAS V.
İstanbul Ticaret Üniversitesi Fen Bilimleri Dergisi, cilt.20, sa.39, ss.112-126, 2021 (Hakemli Dergi)

Kitap & Kitap Bölümleri

- I. **Excel ve Matlab Uygulamalı Mühendisler için Sayısal Çözümleme**
TAVAS V., YAZICIOĞLU O., BORAT O.
Seçkin, Ankara, 2015

Hakemli Kongre / Sempozyum Bildiri Kitaplarında Yer Alan Yayınlar

- I. **A GROUNDED INDUCTANCE SYNTHESIS USING AD844 AND HIGH-PASS FILTER APPLICATION**
TAVAS V.
11th International Zeugma Congress on Scientific Research, Gaziantep, Türkiye, 18 - 20 Mart 2024, ss.235-239
- II. **Prevention Methods of Microcracks on Solar Module**
Karaduman B., Tavas V.
6th Pak-Turk Conference on Emerging Technologies in the Field of Sciences and Engineering, Karabük, Türkiye, 04 Mayıs 2023, ss.52-56
- III. **Effect of Microcracks on Solar Module Efficiency**
Karaduman B., Tavas V.
6th Pak-Turk Conference on Emerging Technologies in the Field of Sciences and Engineering, Karabük, Türkiye, 04 Mayıs 2023, ss.48-51
- IV. **INCREASING THE EFFICIENCY OF BIFACIAL HALF CELL SOLAR PANELS WITH REFLECTIVE BACKSIDE MATERIALS**
Karaduman B., TAVAS V.
2nd International Conference on Engineering, Natural and Social Science, Konya, Türkiye, 04 Nisan 2023, cilt.1, ss.680-691
- V. **An IC random number generator based on Chaos**
Tavas V., Demirkol A. S., Özoğuz İ. S., KILINÇ S., Toker A., Zeki A.
2010 International Conference on Applied Electronics, AE 2010, Pilsen, Çek Cumhuriyeti, 8 - 09 Eylül 2010, ss.347-350

- VI. **Tümleştirmeye Uygun Kaotik Osilatör Tabanlı Rastgele Sayı Üretici**
Tavas V.
Elektrik-Elektronik-Bilgisayar Müh. Sempozyumu , Bursa, Türkiye, 26 - 30 Kasım 2008, ss.8-12
- VII. **A CMOS realization of double-scroll chaotic circuit and its application to random number generation**
Demirkol A. Ş., Özoğuz İ. S., Tavas V., KILINÇ S.
2008 IEEE International Symposium on Circuits and Systems, ISCAS 2008, Seattle, WA, Amerika Birleşik Devletleri, 18 - 21 Mayıs 2008, ss.2374-2377
- VIII. **High frequency chaos oscillators with applications**
Demirkol A., Tavas V., Özoğuz İ. S., Toker A.
European Conference on Circuit Theory and Design 2007, ECCTD 2007, Sevilla, İspanya, 26 - 30 Ağustos 2007, ss.1026-1029

Desteklenen Projeler

- I. TAVAS V., TÜBİTAK Projesi, Geniş Bantlı Güç Uygulamaları İçin Yeni Dağılmış Parametrelili Kuvvetlendirici Yapıları, 2008 - 2011
- II. TAVAS V., TÜBİTAK Projesi, Sürekli Zamanlı Kaotik Sistemlerin Tümleşik Olarak Gerçeklenmesi ve Rastgele Sayı Üretiminde Kullanılması, 2006 - 2008

Bilimsel Dergilerdeki Faaliyetler

- I. İstanbul Ticaret Üniversitesi Fen Bilimleri Dergisi, Yardımcı Editör/Bölüm Editörü, 2024 - Devam Ediyor
- II. İstanbul Ticaret Üniversitesi Fen Bilimleri Dergisi, Baş Editör, 2013 - 2015

Bilimsel Danışmanlıklar

- I. Teknopark İstanbul, Kurum veya Organizasyonlar İçin Yapılan Danışmanlık, İstanbul Ticaret Üniversitesi, Mühendislik Fakültesi, Elektrik-Elektronik Mühendisliği Bölümü, Türkiye, 2022 - Devam Ediyor